

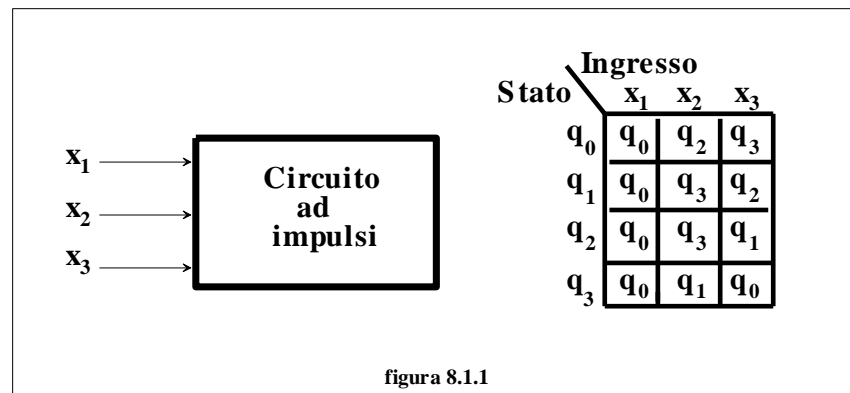
Circuiti sequenziali ad impulsi

Capitolo 8



Generalita'

- Funzionano con impulsi NON periodici
- Ipotesi:
 - Impulsi non troppo brevi
 - Impulsi non troppo lunghi (se i FF non sono Master-Slave)
 - Impulsi non contemporanei (distanti abbastanza da permettere al circuito di raggiungere una condizione stabile)
- Il numero di ingressi distinti (colonne) nella tabella di stato) coincide con il numero di ingressi impulsivi



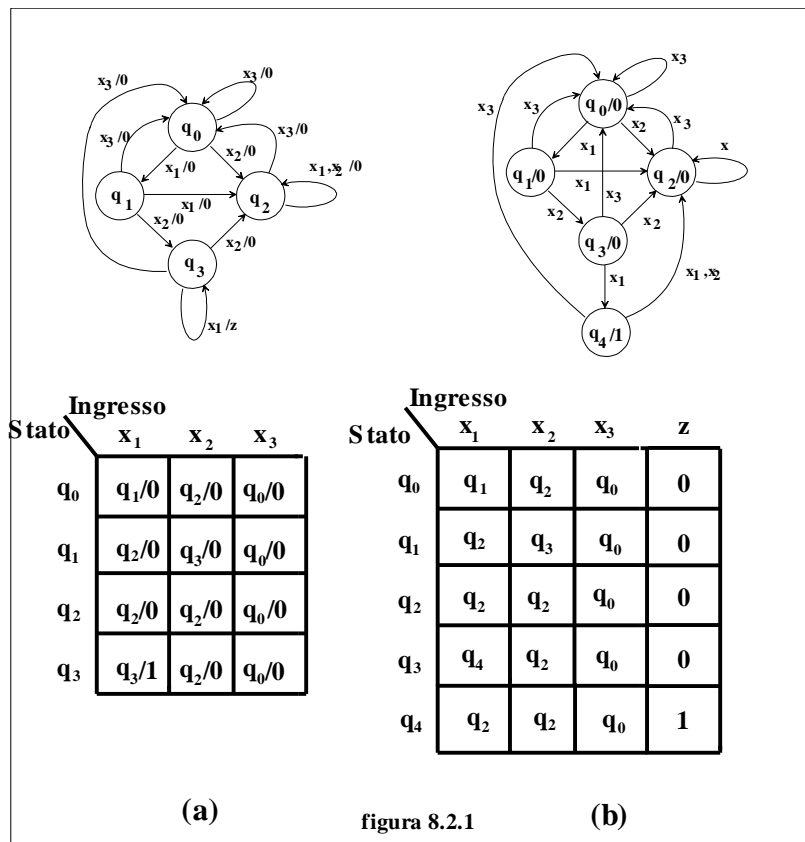
Circuiti secondo Moore o Mealey

- Uscite dipendenti da ingresso e stato
 - Macchina secondo Mealy
 - Uscite impulsive
- Uscite dipendenti solo dallo stato
 - Uscite a livelli
 - Macchina secondo Moore



Circuiti secondo Moore o Mealey

- Es: per riconoscere la seq. x_1, x_2, x_1 (x_3 =reset)

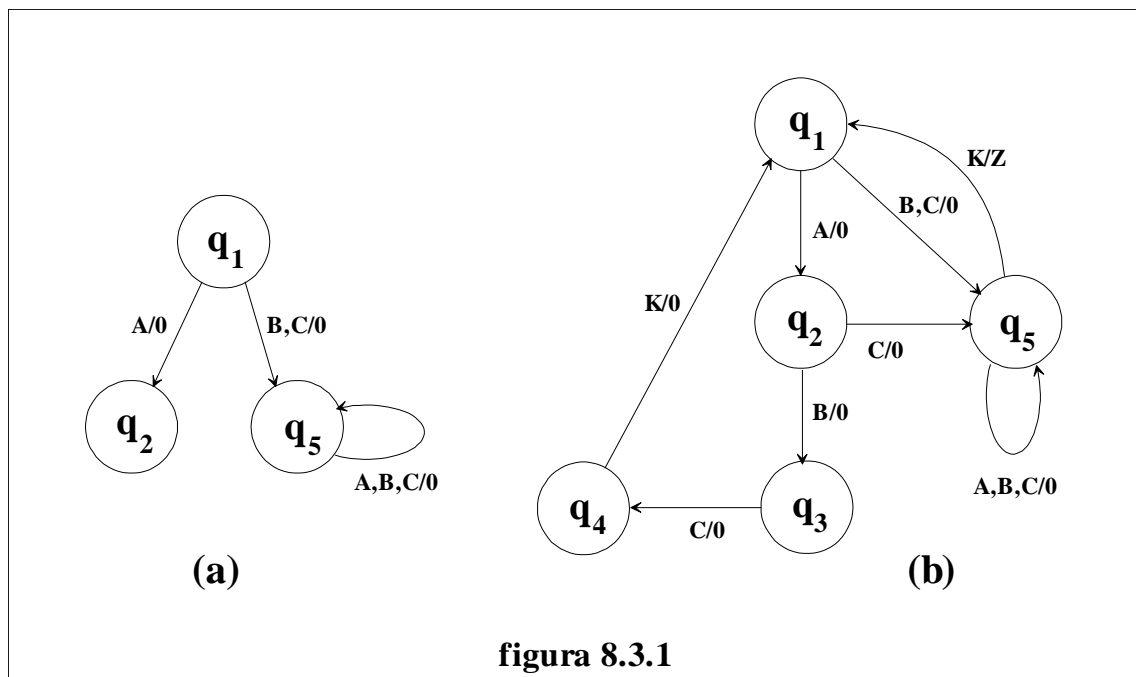


- a) Visto secondo Mealy (uscita impulsiva)
 b) Visto secondo Moore (uscita a livelli)

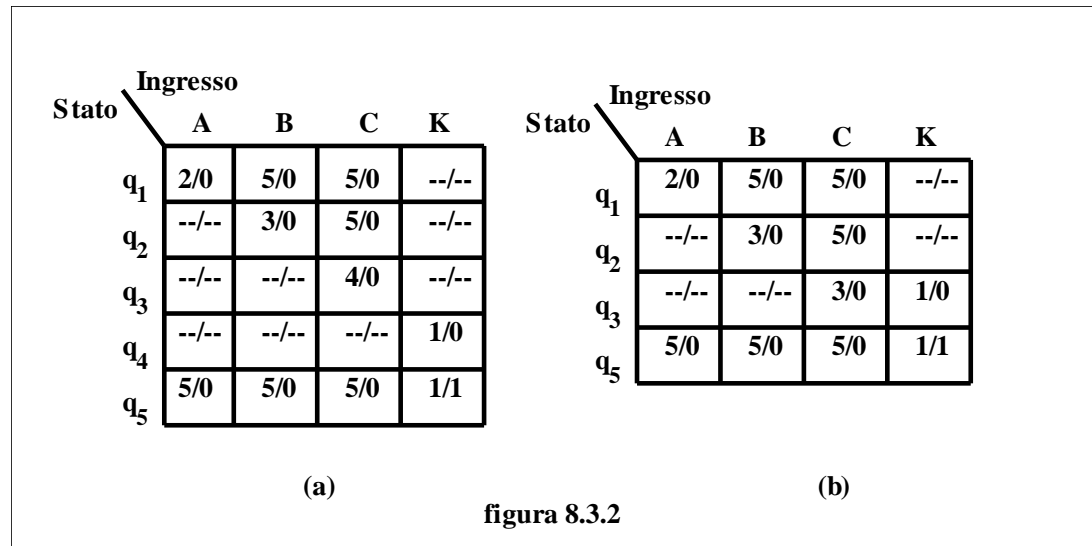


Progetto

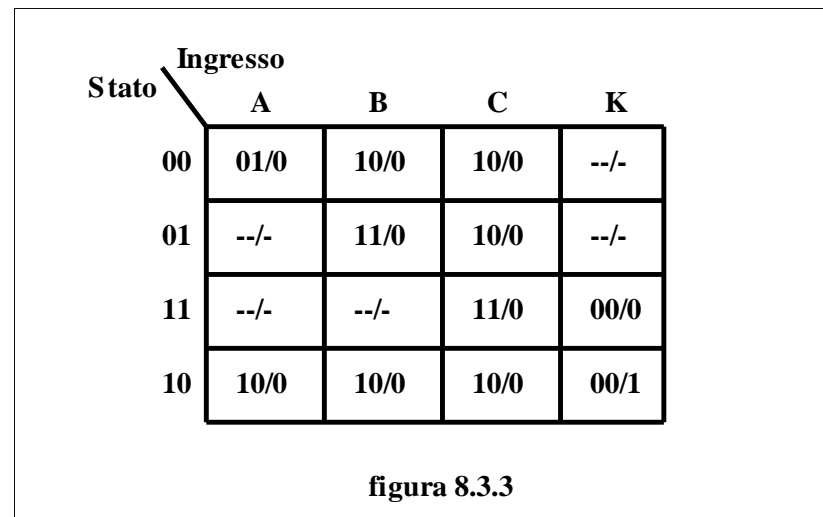
- E' simile al progetto dei seq. sincroni
- **Esempio:** si progetti un circuito che riconosca la seq. ordinata di 3 impulsi (x_1, x_2, x_3) e fornisca un'uscita (alta se c'e' stato errore) al sopraggiungere dell'impulso K



Esempio (cont.)



Per la regola 1.3 conviene rendere adiacenti {1,5} e {1,2}



Esempio (cont.)

Stato	Ingresso			
	A	B	C	K
00	01/0	10/0	10/0	--/-
01	--/-	11/0	10/0	--/-
11	--/-	--/-	11/0	00/0
10	10/0	10/0	10/0	00/1

figura 8.3.3

$$S_1 = B + C$$

$$R_1 = K$$

$$S_2 = A \cdot \overline{y_1}$$

$$R_2 = K + C \cdot \overline{y_1}$$

$$z = \overline{y_2} K$$

Le semplificazioni ora vanno fatte solo per colonne

$y_1 y_2 \backslash \text{Ing}$	A	B	C	K
00	0	1	1	-
01	-	1	1	-
11	-	-	1	0
10	1	1	1	0

$y_1 y_2 \backslash \text{Ing}$	A	B	C	K
00	1	0	0	-
01	-	1	0	-
11	-	-	1	0
10	0	0	0	0

S1	A	B	C	K
00	0	1	1	-
01	-	1	1	-
11	-	-	-	0
10	-	-	-	0

S2	A	B	C	K
00	1	0	0	-
01	-	-	0	-
11	-	-	-	0
10	0	0	0	0

z	A	B	C	K
00	0	0	0	-
01	-	0	0	-
11	-	-	0	0
10	0	0	0	1

R1	A	B	C	K
00	-	0	0	-
01	-	0	0	-
11	-	-	0	1
10	0	0	0	1

R2	A	B	C	K
00	0	-	-	-
01	-	0	1	-
11	-	-	0	1
10	-	-	-	-



Esempio (cont.)

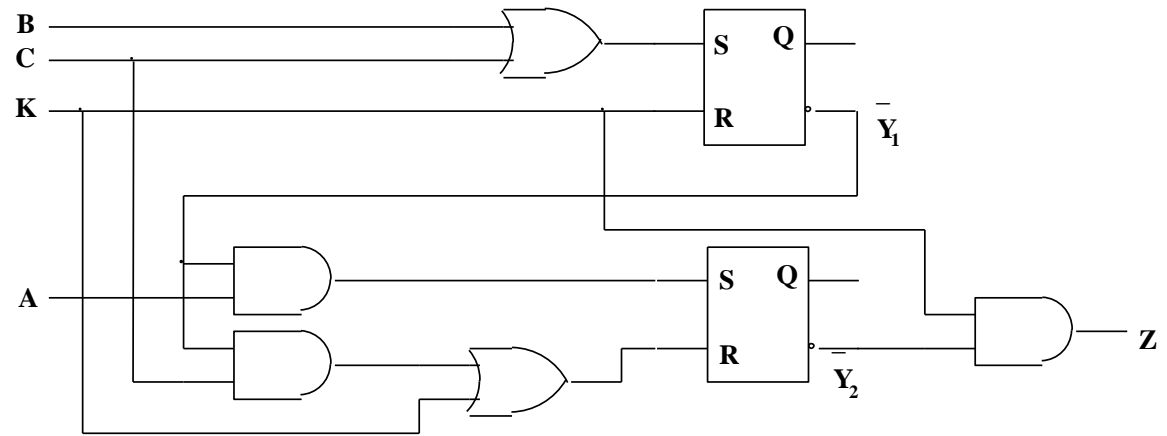
$$S_1 = B + C$$

$$R_1 = K$$

$$S_2 = A \cdot \overline{y_1}$$

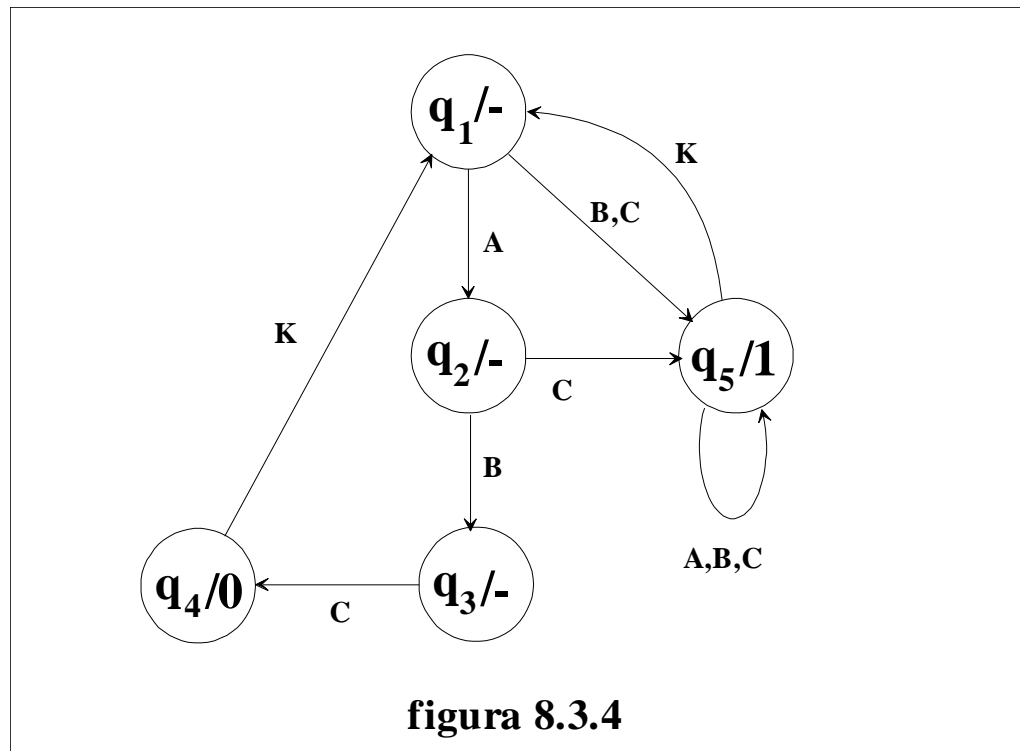
$$R_2 = K + C \cdot \overline{y_1}$$

$$z = \overline{y_2} K$$



Esempio 2

- Stesso problema visto secondo Moore
 - L'uscita venga esaminata solo in corrispondenza all'arrivo del terzo impulso (nei casi intermedi '-')



Esempio 2 (cont.)

Stato	Ingresso				
	A	B	C	K	z
1	2	5	5	--	--
2	--	3	5	--	--
3	--	--	4	--	--
4	--	--	--	1	0
5	5	5	5	1	1

Stato	Ingresso				
	A	B	C	K	z
00	01	10	10	--	--
01	--	11	10	--	--
11	--	--	11	00	0
10	10	10	10	00	1

figura 8.3.5

$$S_1 = B + C$$

$$R_1 = K$$

$$S_2 = A \cdot \overline{y_1}$$

$$R_2 = K + C \cdot \overline{y_1}$$

Notando la somiglianza con la tabella di prima si puo' costatare come le equazioni di eccitazione risultino immutate, viceversa l'uscita assume il valore ovvero il circuito e' il medesimo ma senza gate d'uscita

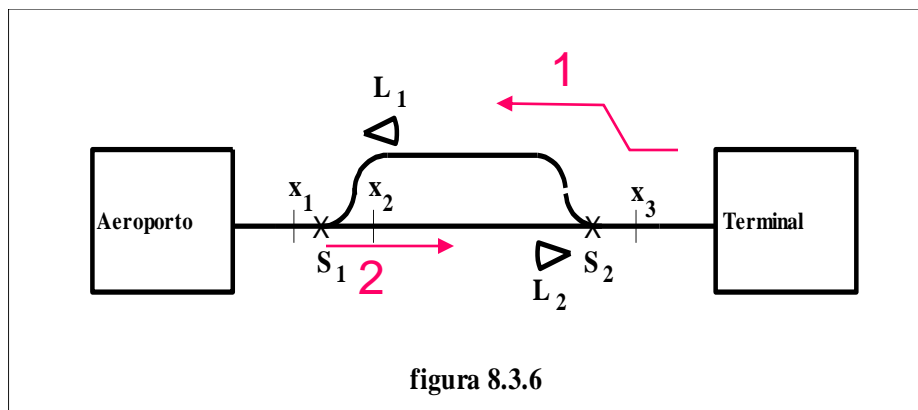
$$z = \overline{y_2}$$



Esempio 3

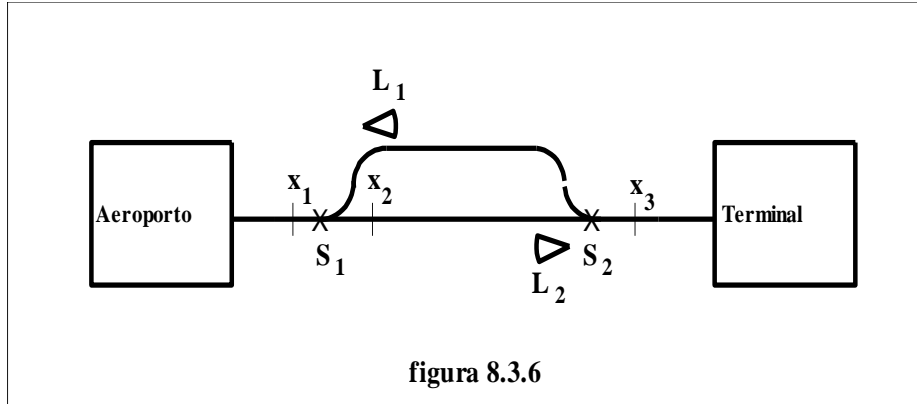
■ Ferrovia monobinario con 3 sensori

- Ingressi : impulsi dai sensori
- Uscite : Scambi e Semafori



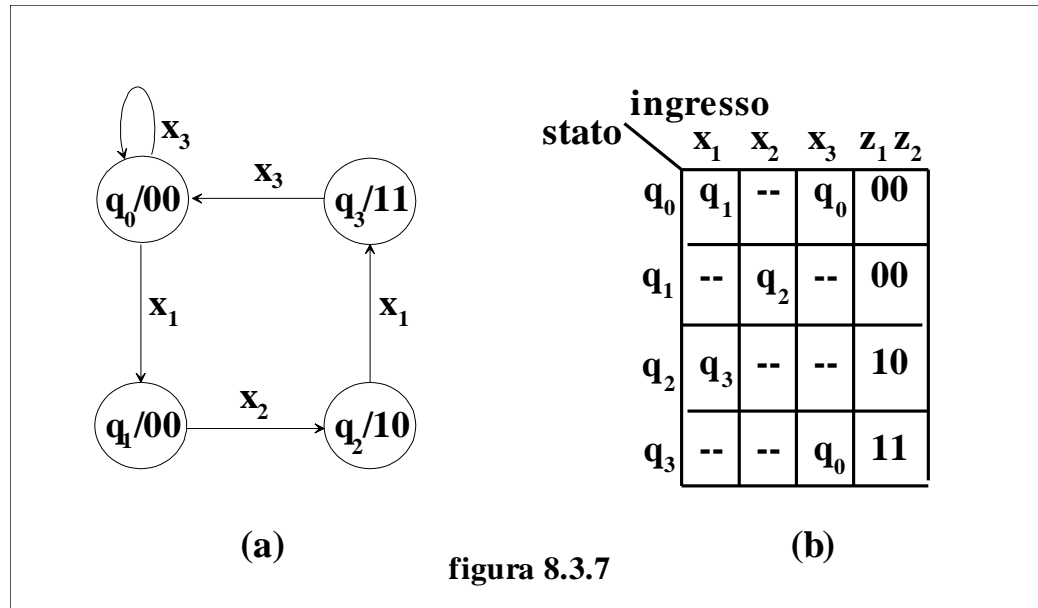
- | | | |
|-----------|---------------------|---|
| $z1 = 0:$ | $L1 = \text{rosso}$ | $S1$ posizionato sul binario principale |
| $z1 = 1:$ | $L1 = \text{verde}$ | $S1$ posizionato sul binario di sosta |
| $z2 = 0:$ | $L2 = \text{rosso}$ | $S2$ posizionato sul binario di sosta |
| $z2 = 1:$ | $L2 = \text{verde}$ | $S2$ posizionato sul binario principale |

Esempio 3 (cont.)

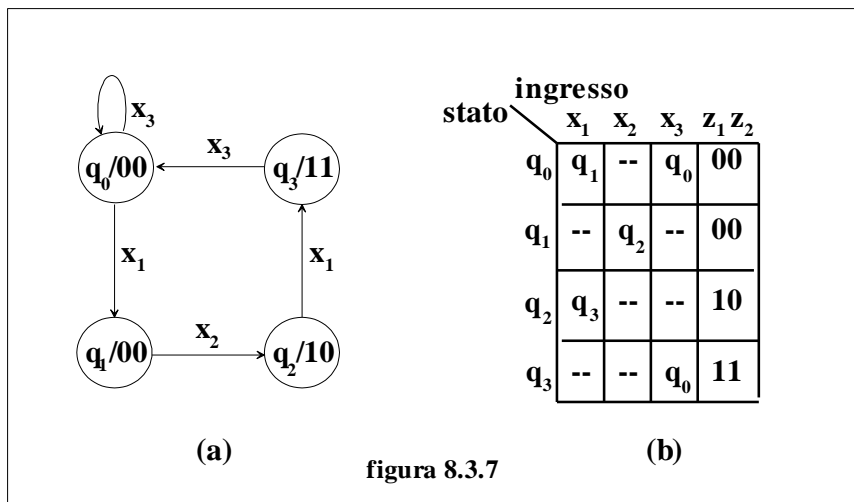


$z_1 = 0$: $L_1 = \text{rosso}$
 $z_1 = 1$: $L_1 = \text{verde}$
 $z_2 = 0$: $L_2 = \text{rosso}$
 $z_2 = 1$: $L_2 = \text{verde}$

S_1 posizionato sul binario principale
 S_1 posizionato sul binario di sosta
 S_2 posizionato sul binario di sosta
 S_2 posizionato sul binario principale



Esempio 3 (cont)



		ingresso			
		x_1	x_2	x_3	$z_1 z_2$
$y_1 y_2$	00	00	10	00	00
	01	---	---	---	---
11	11	---	---	00	11
	10	11	---	---	10

Codifica: conviene far coincidere le variabili di stato con l'uscita

	x_1	x_2	x_3
00	0	1	0
01	--	--	--
11	--	--	0
10	--	--	--

S_1

	x_1	x_2	x_3
00	--	0	--
01	--	--	--
11	--	--	1
10	0	--	--

R_1

	x_1	x_2	x_3
00	0	0	0
01	--	--	--
11	--	--	0
10	1	--	--

S_2

	x_1	x_2	x_3
00	--	--	--
01	--	--	--
11	--	--	1
10	0	--	--

R_2

$$S_1 = x_2$$

$$R_1 = x_3$$

$$S_2 = x_1 \cdot y_1$$

$$R_2 = x_3$$



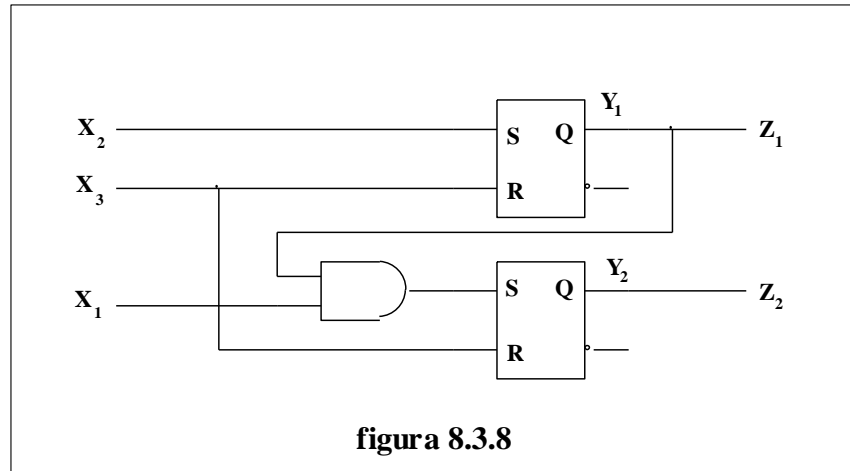
Esempio 3 (cont)

$$S_1 = x_2$$

$$R_1 = x_3$$

$$S_2 = x_1 \cdot y_1$$

$$R_2 = x_3$$



Contatori

- Possono essere visti come particolari circuiti ad impulsi
 - con un ingresso da contare
 - con l'uscita uguale allo stato attuale
- Es: contatore modulo 10 (da realizzare con FF T)

stato	z		$y_3 y_2 y_1 y_0$			
	T	z	T		$z_1 z_2 z_3 z_4$	
0	1	0	0000	0001	0000	
1	2	1	0001	0010	0001	
2	3	2	0010	0011	0010	
3	4	3	0011	0100	0011	
4	5	4	0100	0101	0100	
5	6	5	0101	0110	0101	
6	7	6	0110	0111	0110	
7	8	7	0111	1000	0111	
8	9	8	1000	1001	1000	
9	0	9	1001	0000	1001	

(a) (b)

figura 8.4.1

y3		y2		y1		y0	
0000	0	0000	0	0000	0	0000	1
0001	0	0001	0	0001	1	0001	0
0010	0	0010	0	0010	1	0010	1
0011	0	0011	1	0011	0	0011	0
0100	0	0100	1	0100	0	0100	1
0101	0	0101	1	0101	1	0101	0
0110	0	0110	1	0110	1	0110	1
0111	1	0111	0	0111	0	0111	0
1000	1	1000	0	1000	0	1000	1
1001	0	1001	0	1001	0	1001	0

T3		T2		T1		T0	
0000	0	0000	0	0000	0	0000	1
0001	0	0001	0	0001	1	0001	1
0010	0	0010	0	0010	0	0010	1
0011	0	0011	1	0011	1	0011	1
0100	0	0100	0	0100	0	0100	1
0101	0	0101	0	0101	1	0101	1
0110	0	0110	0	0110	0	0110	1
0111	1	0111	1	0111	1	0111	1
1000	0	1000	0	1000	0	1000	1
1001	1	1001	0	1001	0	1001	1

$$T_{y0} = T$$

$$T_{y2} = T \cdot y_1 \cdot y_0$$

$$T_{y1} = T \cdot y_0 \cdot \overline{y_3}$$

$$T_{y3} = (y_2 \cdot y_1 \cdot y_0 \cdot T) + (y_3 \cdot y_0 \cdot T)$$



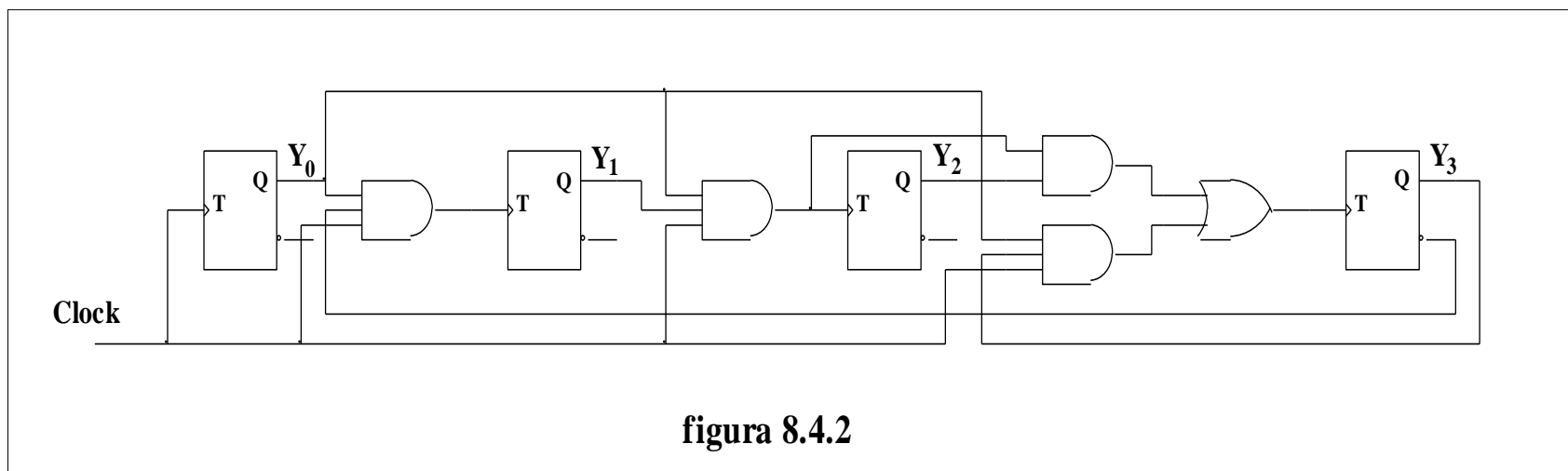
Contatori

$$T_{y_0} = T$$

$$T_{y_2} = T \cdot y_1 \cdot y_0$$

$$T_{y_1} = T \cdot y_0 \cdot \overline{y_3}$$

$$T_{y_3} = (y_2 \cdot y_1 \cdot y_0 \cdot T) + (y_3 \cdot y_0 \cdot T)$$



Esempio

■ Contatore:

- Modulo 5 se $L=1$; modulo 8 se $L=0$
- Up se l'impulso arriva su P_1 , down se su P_2

Stato	L=0		L=1		z
	P_1	P_2	P_1	P_2	
0	1	7	1	4*	0
1	2	0	2	0	1
2	3	1	3	1	2
3	4	2	4	2	3
4	5	3	0*	3	4
5	6	4	--	--	5
6	7	5	--	--	6
7	0	6	--	--	7

figura 8.4.3

$$T_{y_0} = P_1 \cdot (\overline{y_2 \cdot L}) + P_2 \cdot (\overline{\overline{y_2 \cdot y_1 \cdot y_0} \cdot L})$$

$$T_{y_1} = P_1 \cdot y_0 + P_2 \cdot (\overline{\overline{L \cdot y_2 \cdot y_1}})$$

$$T_{y_2} = P_1 \cdot (y_0 \cdot y_1 + y_2) + P_2 \cdot (\overline{y_0 \cdot y_1})$$

